

# Praktyczne metody weryfikacji

Sławomir Lasota

Uniwersytet Warszawski

semestr zimowy 06/07

# I. Motywacja czyli po co?

**czewiec 1996**

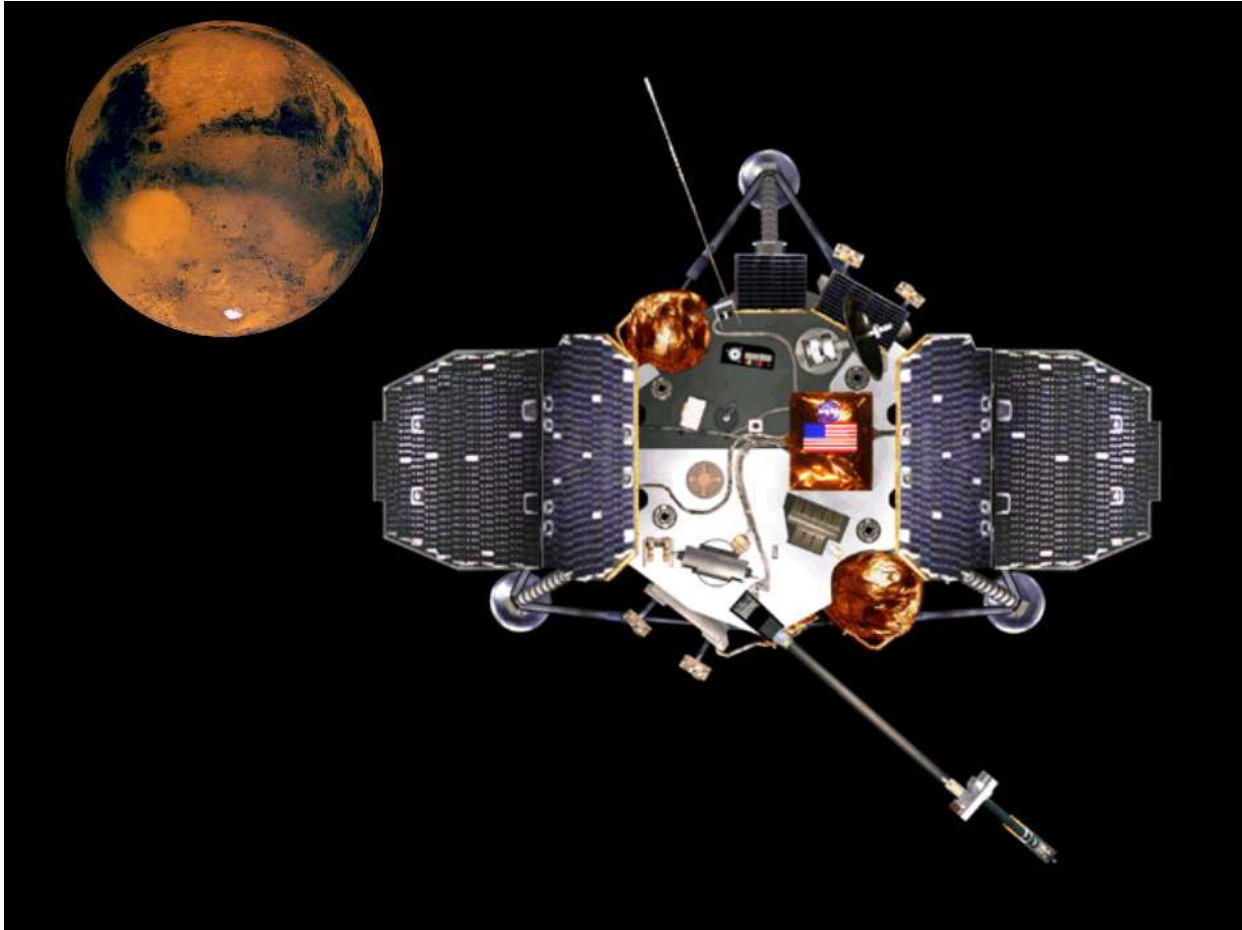




– nieobsłużony wyjątek

– szacunkowy koszt:

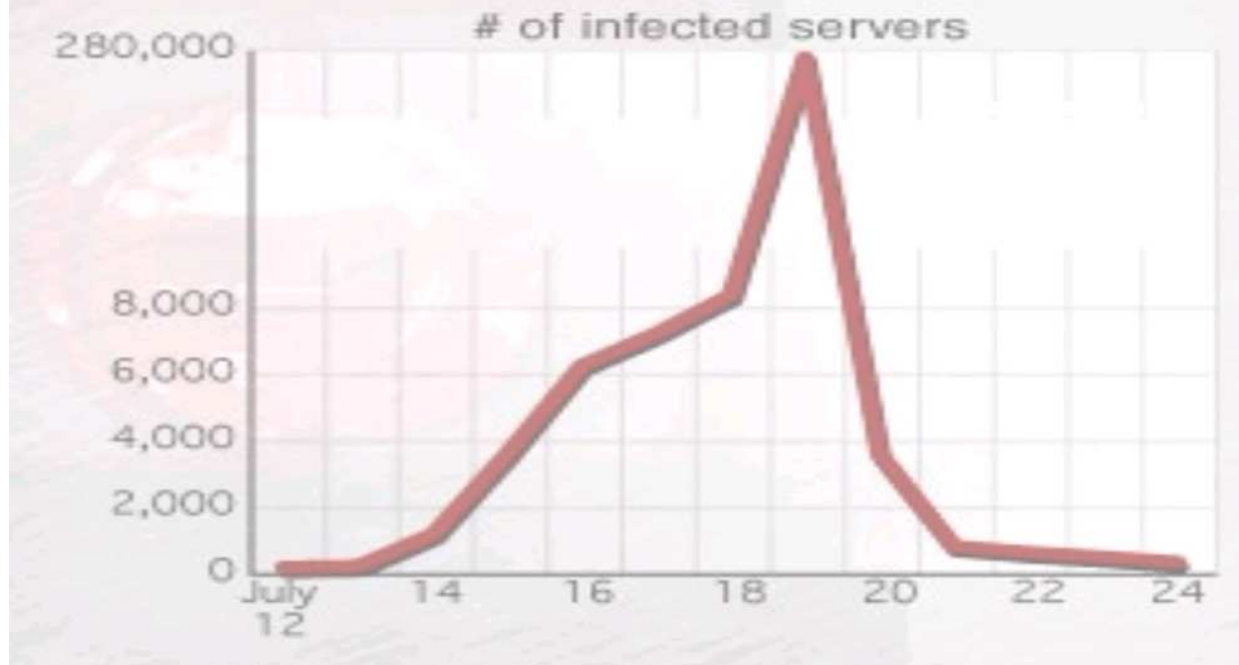
600 mln euro



- awaria z powodu niezainicjowanej zmiennej

## Spreading fast

The worm slowly spread until July 19, when the number of computers attacking networks skyrocketed. Now, the worm is hibernating, ready to re-infect Aug. 1.



Source: Chemical Abstracts Service

- przepełnienie bufora
- szacunkowy koszt: 2.5 miliarda USD

# Błędy

- kosztowne
- nieakceptowalne (ang. *safety-critical*)

Rozwiązanie:

**formalna weryfikacja** = dowód poprawności

## II. Weryfikacja, ale jak?



# Weryfikacja modelowa (ang. *model checking*)

- model  $M$  – możliwe zachowania  
(abstrakcja rzeczywistego systemu)
- specyfikacja własności  $\phi$  – dopuszczalne zachowania
- test

$$M \models \phi$$

# Przykładowe własności $\phi$ :

- **bezpieczeństwo**: wszystkie stany osiągalne spełniają dany wymóg
- **żywołność**: zawsze osiągniemy stan, w którym dany wymóg jest spełniony
- **sprawiedliwość** (ang. *fairness*): zasób zostanie przyznany, o ile będziemy *konsekwentnie* go żądać
- ...

# Inne podejścia

- testowanie
- audyt kodu źródłowego
- dowodzenie poprawności (proof checker)
- analiza statyczna
- ...

# Weryfikacja interakcyjna

- problem sprowadza się do dowodzenia twierdzeń
- narzędzie wspomagające (ang. *proof checker*)
- wymaga pracy eksperta

# Weryfikacja modelowa

- analiza dynamiczna vs. statyczna
- przeszukiwanie stanów osiągalnych
- algorytm weryfikacji, narzędzie
- w pełni **automatyczna**

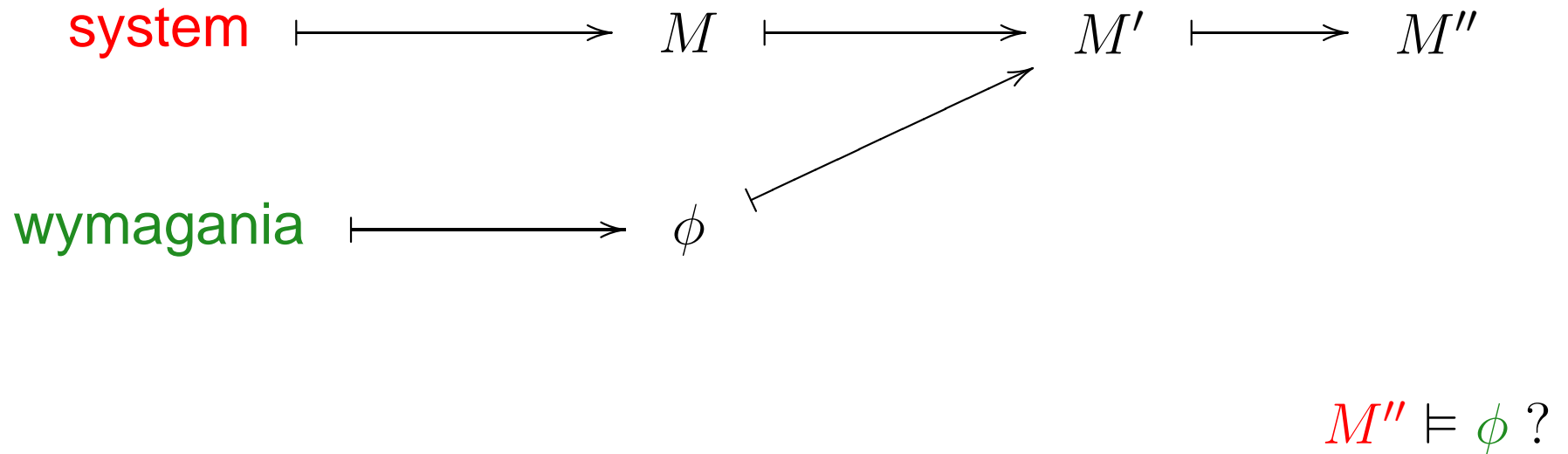
# Weryfikacja modelowa – zalety

- w pełni **automatyczna**:
  - tworzymy model
  - formułujemy wymagania
  - weryfikujemy
- **kontrprzykład**, gdy odpowiedź negatywna

# Weryfikacja modelowa – ograniczenia

- złożoność obliczeniowa, **eksplozja stanów**
- nie weryfikacja, tylko tropienie błędów
  - weryfikujemy model a nie sam system
  - sprawdzamy tylko wymaganie  $\phi$ , innych nie
  - błędy w narzędziach
- wykonanie **abstrakcji** wymaga pracy eksperta

# Od rzeczywistości do modelu





## **Motto:**

celem formalnej weryfikacji nie jest tworzenie poprawnego oprogramowania, lecz dostarczenie metodologii, która pozwoliłaby zwiększyć niezawodność (zmniejszyć liczbę błędów).

# Dziedziny zastosowań:

- sprzęt (SMV, NuSMV, Murphi)
- protokoły, oprogramowanie systemowe, sterowniki (Spin)
- oprogramowanie (BLAST, PathFinder, CBMC)
- systemy zależne od czasu (Uppaal, Kronos)
- systemy stochastyczne (PRISM)

# Zagadnienia teoretyczne

- teoria języków i automatów
- logiki temporalne, rozstrzygalność i złożoność
- algorytmika
- matematyczne modele systemów współbieżnych
- teoria grafów

# Zagadnienia praktyczne

- heurystyki dla wydajności
- zastosowanie do rzeczywistych, dużych systemów
- włączenie weryfikacji do procesu projektowania sprzętu i oprogramowania

# III. Jaki model?

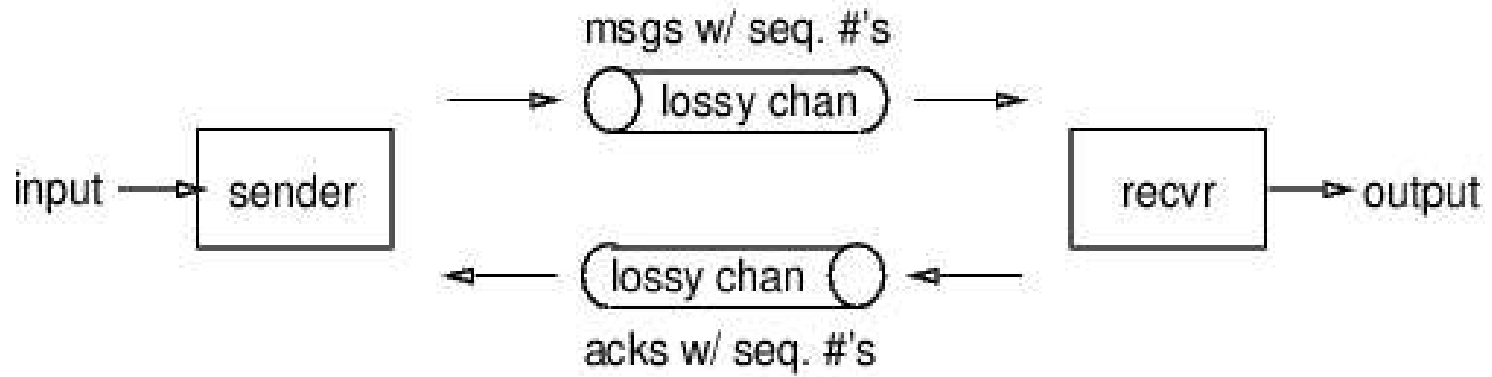
# Jaki model?

- funkcyjny: dane  $\mapsto$  wynik
- reaktywny:
  - interakcja z otoczeniem
  - działanie może się nie kończyć
  - wymagania = własności temporalne
  - przykłady: system operacyjny, bankomat, serwer WWW, ...

# Model = sterowanie + interakcja

- brak skomplikowanych danych i skomplikowanych obliczeń na danych
- kompozycjonalność
- dopuszczamy niedeterminizm
- ścisłość matematyczna

# np. ABP





# Własności modeli

- modele wysokiego poziomu (abstrakcyjne),  
niedospecyfikowane (częściowe) → **niedeterminizm**
- interakcja pomiędzy składowymi → **współbieżność**
- prototypowanie/symulacja → **model wykonywalny**
- weryfikacja formalna → **semantyka matematyczna**

# Typowy model: FSM (stany i przejścia)

- + zmienne (np. liczniki)
- + komunikacja (kanały komunikacyjne)
- + zegary
- + ...

## Stan = punkt sterowania

- + wartości zmiennych
- + zawartość kanałów komunikacyjnych
- + ...

# Opis kompozycyjny

- złożenie równoległe
- przemianowanie (kopie modułu)
- ...

## Złożenie równoległe

- synchroniczne (hardware)
- asynchroniczne (software lub anynchr. hardware)

# Inne modele – różnice

- pojęcie stanu
- atomowy krok obliczeń
- interakcja
- równoważność semantyczna

# Inne modele – przykłady

- różne rozszerzenia automatów
- algebra procesów: CSP, CCS, ACP, rachunek  $\Pi$ , . . .
- języki synchroniczne: SCCS, Esterel, Lustre
- sieci Petriego
- pamięć dzielona: Promela (Spin)



# Eksplozja stanów!

$$M = M_1 || \dots || M_n$$

$$S \approx S_1 \times \dots \times S_n$$

# Metody walki z eksplozją

- podejście symboliczne
  - **symboliczna** weryfikacja modelowa
  - **ograniczona** weryfikacja modelowa  
(ang. *bounded model checking*)
- niezależność modułów
  - **redukcje częściowo-porządkowe**

# IV. Historia



# Dowodzenie poprawności programów

- [Dijkstra]
- [Floyd]
- [Hoare] podejście strukturalne

- Boyer–Moore prover: automatyczne dowodzenie poprawności prostych programów w LISPIe
- [Owicki-Gries] rozszerzenie Hoare'a dla programów współbieżnych
- [Pnueli] logika temporalna dla systemów reaktywnych
- weryfikacje protokołów, zjawisko eksplozji stanów

# Model checking

- [Clarke, Emerson], [Queille, Sifakis]
- model explicite (skończony system przejść, automat)
- specyfikacja = formuła logiki temporalnej  
(później też automat)
- weryfikacja automatyczna
- kontrprzykład gdy odpowiedź negatywna
- zweryfikowano małe układy cyfrowe, znaleziono błędy

## Metody walki z eksplozją:

- metody abstrakcji
- symboliczna weryfikacja modelowa
- redukcje częściowo-porzędkowe

- systemy nieskończeniostanowe, np.
  - zależne od czasu
  - parametryczne
- narzędzia (SMV, Murphi, ...)
- zastosowania przemysłowe
- zastosowanie SAT-solverów:  
ograniczona weryfikacja modelowa

- narzędzia dla rozszerzonych modeli:
  - zależnych od czasu
  - stochastycznych
  - ...
- zastosowania przemysłowe cd
- nowe dziedziny zastosowań, np. bioinformatyka
- weryfikacja oprogramowania  
(ang. *software model checking*)

wykład		laboratorium
LTL, translacja do $\omega$ -automatów	(3x)	SPIN (3x)
CTL, OBDD, symboliczna w.m.	(3x)	NuSMV (3x)
abstrakcje	(2x)	Blast (1x)
redukcje część.-porz.	(1x)	
ograniczona w.m., redukcja do SAT	(1x)	NuSMV
automaty czasowe	(2x)	Uppaal (1x)
weryfikacja param.	(1x)	
weryfikacja stochast.	(1x)	